

Translation

PATENT COOPERATION TREATY

PCT

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

518642

PCT/JP2003/007891



Applicant's or agent's file reference M829-PCT	FOR FURTHER ACTION See Notification of Transmittal of International Preliminary Examination Report (Form PCT/IPEA/416)	
International application No. PCT/JP2003/007891	International filing date (day/month/year) 20 June 2003 (20.06.2003)	Priority date (day/month/year) 21 June 2002 (21.06.2002)
International Patent Classification (IPC) or national classification and IPC B81B 7/04, B81C 1/00, H01L 27/04		
Applicant TOKYO ELECTRON LIMITED		

1. This international preliminary examination report has been prepared by this International Preliminary Examining Authority and is transmitted to the applicant according to Article 36.	
2. This REPORT consists of a total of <u>3</u> sheets, including this cover sheet.	
<input checked="" type="checkbox"/> This report is also accompanied by ANNEXES, i.e., sheets of the description, claims and/or drawings which have been amended and are the basis for this report and/or sheets containing rectifications made before this Authority (see Rule 70.16 and Section 607 of the Administrative Instructions under the PCT).	
These annexes consist of a total of <u>4</u> sheets.	
3. This report contains indications relating to the following items:	
I	<input checked="" type="checkbox"/> Basis of the report
II	<input type="checkbox"/> Priority
III	<input type="checkbox"/> Non-establishment of opinion with regard to novelty, inventive step and industrial applicability
IV	<input type="checkbox"/> Lack of unity of invention
V	<input checked="" type="checkbox"/> Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement
VI	<input type="checkbox"/> Certain documents cited
VII	<input type="checkbox"/> Certain defects in the international application
VIII	<input type="checkbox"/> Certain observations on the international application

Date of submission of the demand 15 December 2003 (15.12.2003)	Date of completion of this report 30 July 2004 (30.07.2004)
Name and mailing address of the IPEA/JP	Authorized officer
Facsimile No.	Telephone No.

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/JP2003/007891

I. Basis of the report

1. With regard to the elements of the international application:*

- ☐ the international application as originally filed
- ☒ the description:
 pages _____ 1-14 _____, as originally filed
 pages _____, filed with the demand
 pages _____, filed with the letter of _____
- ☒ the claims:
 pages _____ 2-16, 20-23 _____, as originally filed
 pages _____, as amended (together with any statement under Article 19
 pages _____, filed with the demand
 pages _____ 1, 17-19 _____, filed with the letter of _____ 24 May 2004 (24.05.2004)
- ☒ the drawings:
 pages _____ 1-36 _____, as originally filed
 pages _____, filed with the demand
 pages _____, filed with the letter of _____
- ☐ the sequence listing part of the description:
 pages _____, as originally filed
 pages _____, filed with the demand
 pages _____, filed with the letter of _____

2. With regard to the language, all the elements marked above were available or furnished to this Authority in the language in which the international application was filed, unless otherwise indicated under this item.

These elements were available or furnished to this Authority in the following language _____ which is:

- ☐ the language of a translation furnished for the purposes of international search (under Rule 23.1(b)).
- ☐ the language of publication of the international application (under Rule 48.3(b)).
- ☐ the language of the translation furnished for the purposes of international preliminary examination (under Rule 55.2 and/or 55.3).

3. With regard to any nucleotide and/or amino acid sequence disclosed in the international application, the international preliminary examination was carried out on the basis of the sequence listing:

- ☐ contained in the international application in written form.
- ☐ filed together with the international application in computer readable form.
- ☐ furnished subsequently to this Authority in written form.
- ☐ furnished subsequently to this Authority in computer readable form.
- ☐ The statement that the subsequently furnished written sequence listing does not go beyond the disclosure in the international application as filed has been furnished.
- ☐ The statement that the information recorded in computer readable form is identical to the written sequence listing has been furnished.

4. ☐ The amendments have resulted in the cancellation of:

- ☐ the description, pages _____
- ☐ the claims, Nos. _____
- ☐ the drawings, sheets/fig _____

5. ☐ This report has been established as if (some of) the amendments had not been made, since they have been considered to go beyond the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).**

* Replacement sheets which have been furnished to the receiving Office in response to an invitation under Article 14 are referred to in this report as "originally filed" and are not annexed to this report since they do not contain amendments (Rule 70.16 and 70.17).

** Any replacement sheet containing such amendments must be referred to under item 1 and annexed to this report.

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/JP 03/07891

V. Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement

1. Statement

Novelty (N)	Claims	1-23	YES
	Claims		NO
Inventive step (IS)	Claims	1-23	YES
	Claims		NO
Industrial applicability (IA)	Claims	1-23	YES
	Claims		NO

2. Citations and explanations

Documents cited in the international search report:

Document 1: EP 1093143 A (Lucent Technologies Inc.), 18 April 2001

Document 2: JP 2000-183290 A (NEC Corporation), 30 June 2000

The inventions set forth in claims 1 to 23 are not disclosed in any of the documents cited in the international search report, and would not be obvious to a person skilled in the art.

PCT

国際予備審査報告

(法第12条、法施行規則第56条)
[PCT36条及びPCT規則70]

REC'D 19 AUG 2004

PCT

出願人又は代理人 M829-PCT の書類記号	今後の手続きについては、国際予備審査報告の送付通知(様式PCT/ IPEA/416)を参照すること。	
国際出願番号 PCT/JP03/07891	国際出願日 (日.月.年) 20.06.2003	優先日 (日.月.年) 21.06.2002
国際特許分類(IPC) Int. Cl ⁷ B81B7/04, B81C1/00, H01L27/04		
出願人(氏名又は名称) 東京エレクトロン株式会社		

1. 国際予備審査機関が作成したこの国際予備審査報告を法施行規則第57条(PCT36条)の規定に従い送付する。
2. この国際予備審査報告は、この表紙を含めて全部で <u>3</u> ページからなる。 <input checked="" type="checkbox"/> この国際予備審査報告には、附属書類、つまり補正されて、この報告の基礎とされた及び/又はこの国際予備審査機関に対してした訂正を含む明細書、請求の範囲及び/又は図面も添付されている。 (PCT規則70.16及びPCT実施細則第607号参照) この附属書類は、全部で <u>4</u> ページである。
3. この国際予備審査報告は、次の内容を含む。 I <input checked="" type="checkbox"/> 国際予備審査報告の基礎 II <input type="checkbox"/> 優先権 III <input type="checkbox"/> 新規性、進歩性又は産業上の利用可能性についての国際予備審査報告の不作成 IV <input type="checkbox"/> 発明の単一性の欠如 V <input checked="" type="checkbox"/> PCT35条(2)に規定する新規性、進歩性又は産業上の利用可能性についての見解、それを裏付けるための文献及び説明 VI <input type="checkbox"/> ある種の引用文献 VII <input type="checkbox"/> 国際出願の不備 VIII <input type="checkbox"/> 国際出願に対する意見

国際予備審査の請求書を受理した日 15.12.2003	国際予備審査報告を作成した日 30.07.2004	
名称及びあて先 日本国特許庁(IPEA/JP) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官(権限のある職員) 金澤 俊郎 電話番号 03-3581-1101 内線 3362	3P 3319

I. 国際予備審査報告の基礎

1. この国際予備審査報告は下記の出願書類に基づいて作成された。(法第6条(PCT14条)の規定に基づく命令に
応答するために提出された差し替え用紙は、この報告書において「出願時」とし、本報告書には添付しない。
PCT規則70.16, 70.17)

☐ 出願時の国際出願書類

- ☒ 明細書 第 1-14 ページ、 出願時に提出されたもの
明細書 第 _____ ページ、 国際予備審査の請求書と共に提出されたもの
明細書 第 _____ ページ、 _____ 付の書簡と共に提出されたもの
- ☒ 請求の範囲 第 2-16, 20-23 項、 出願時に提出されたもの
請求の範囲 第 _____ 項、 PCT19条の規定に基づき補正されたもの
請求の範囲 第 _____ 項、 国際予備審査の請求書と共に提出されたもの
請求の範囲 第 1, 17-19 項、 24.05.2004 付の書簡と共に提出されたもの
- ☒ 図面 第 1-36 ~~ページ~~/図、 出願時に提出されたもの
図面 第 _____ ~~ページ~~/図、 国際予備審査の請求書と共に提出されたもの
図面 第 _____ ~~ページ~~/図、 _____ 付の書簡と共に提出されたもの
- ☐ 明細書の配列表の部分 第 _____ ページ、 出願時に提出されたもの
明細書の配列表の部分 第 _____ ページ、 国際予備審査の請求書と共に提出されたもの
明細書の配列表の部分 第 _____ ページ、 _____ 付の書簡と共に提出されたもの

2. 上記の出願書類の言語は、下記に示す場合を除くほか、この国際出願の言語である。

上記の書類は、下記の言語である _____ 語である。

- ☐ 国際調査のために提出されたPCT規則23.1(b)にいう翻訳文の言語
☐ PCT規則48.3(b)にいう国際公開の言語
☐ 国際予備審査のために提出されたPCT規則55.2または55.3にいう翻訳文の言語

3. この国際出願は、ヌクレオチド又はアミノ酸配列を含んでおり、次の配列表に基づき国際予備審査報告を行った。

- ☐ この国際出願に含まれる書面による配列表
☐ この国際出願と共に提出された磁気ディスクによる配列表
☐ 出願後に、この国際予備審査(または調査)機関に提出された書面による配列表
☐ 出願後に、この国際予備審査(または調査)機関に提出された磁気ディスクによる配列表
☐ 出願後に提出した書面による配列表が出願時における国際出願の開示の範囲を超える事項を含まない旨の陳述書の提出があった
☐ 書面による配列表に記載した配列と磁気ディスクによる配列表に記載した配列が同一である旨の陳述書の提出があった。

4. 補正により、下記の書類が削除された。

- ☐ 明細書 第 _____ ページ
☐ 請求の範囲 第 _____ 項
☐ 図面 図面の第 _____ ページ/図

5. ☐ この国際予備審査報告は、補充欄に示したように、補正が出願時における開示の範囲を越えてされたものと認められるので、その補正がされなかったものとして作成した。(PCT規則70.2(c) この補正を含む差し替え用紙は上記1.における判断の際に考慮しなければならず、本報告に添付する。)

V. 新規性、進歩性又は産業上の利用可能性についての法第12条(PCT35条(2))に定める見解、それを裏付ける文献及び説明

1. 見解

新規性 (N)	請求の範囲	1 - 2 3	有
	請求の範囲		無
進歩性 (IS)	請求の範囲	1 - 2 3	有
	請求の範囲		無
産業上の利用可能性 (IA)	請求の範囲	1 - 2 3	有
	請求の範囲		無

2. 文献及び説明 (PCT規則70.7)

国際調査報告で引用された

文献1: EP 1 0 9 3 1 4 3 A1 (LUCENT TECHNOLOGIES INC.) 2001. 04. 18
文献2: JP 2 0 0 0 - 1 8 3 2 9 0 A (日本電気株式会社) 2000. 06. 30

請求の範囲1 - 2 3に記載された発明は国際調査報告書に引用されたいずれの文献にも記載されておらず、かつ当業者にとって自明のものでもない。

請 求 の 範 囲

1. (補正後) 種類ごとに複数存在する各種の素子及び前記各素子を接続するスイッチを備え、各素子を任意に配線可能としたことを特徴とするMEMSアレイ。

2. 前記各素子を接続するスイッチは半導体スイッチである請求項1に記載のMEMSアレイ。

3. 前記各素子を接続するスイッチは機械的スイッチである請求項1に記載のMEMSアレイ。

4. 基板と配線層を備え、前記基板には前記スイッチが形成され、前記配線層には前記スイッチを介して接続される複数の素子が設けられる請求項1に記載のMEMSアレイ。

5. 前記基板には前記スイッチを駆動する駆動部が設けられる請求項4に記載のMEMSアレイ。

6. 前記基板にはさらに信号処理用の半導体回路が設けられた請求項5に記載のMEMSアレイ。

7. 前記半導体回路は3次元構造を有する請求項6に記載のMEMSアレイ。

8. 基板と配線層を備え、前記配線層には複数の素子及び前記各素子を接続するスイッチが設けられる請求項1に記載のMEMSアレイ。

9. 前記基板には前記スイッチを駆動する駆動部が設けられる請求項8に記載のMEMSアレイ。

10. 前記基板にはさらに信号処理用の半導体回路が設けられた請求項9に記載のMEMSアレイ。

11. 前記半導体回路は3次元構造を有する請求項10に記載のMEMSアレイ。

1 2 . 基板と配線層を備え、前記配線層には複数の素子が設けら

れ、前記各素子を接続するスイッチは配線層の上に設けられる請求項 1 に記載の MEMS アレイ。

13. 前記基板には前記スイッチを駆動する駆動部が設けられる請求項 12 に記載の MEMS アレイ。

14. 前記基板にはさらに信号処理用の半導体回路が設けられた請求項 13 に記載の MEMS アレイ。

15. 前記半導体回路は 3 次元構造を有する請求項 14 に記載の MEMS アレイ。

16. 同一パッケージに半導体回路を組み込んでパッケージされた請求項 1 に記載の MEMS アレイ。

17. (補正後) 基板上に配線層を備える MEMS アレイの製造方法であって、

前記基板内に複数のスイッチを形成するステップと、

前記配線層に前記複数のスイッチを介して接続される種類ごとに複数存在する各種の素子を形成するステップを有することを特徴とする MEMS アレイの製造方法。

18. (補正後) 基板上に配線層を備える MEMS アレイの製造方法であって、

前記配線層に種類ごとに複数存在する各種の素子を形成するステップと、

前記配線層の上に前記種類ごとに複数存在する各種の素子を互いに接続する複数のスイッチを設けるステップを有することを特徴とする MEMS アレイの製造方法。

19. (補正後) 基板上に配線層を備える MEMS アレイの製造方法であって、

前記基板にスイッチ駆動部を形成するステップと、

前記配線層に種類ごとに複数存在する各種の素子を形成するステ

ップと、

前記配線層の上に前記種類ごとに複数存在する各種の素子を互いに接続する複数のスイッ